|  |  |  |  |
| --- | --- | --- | --- |
| 1 | 00:00:00,000 --> 00:00:00,975 | 大家好 |  |
| 2 | 00:00:00,975 --> 00:00:03,260 | 我是希姆计算的欧阳鑫 |  |
| 3 | 00:00:03,496 --> 00:00:06,873 | 很高兴今天在这里跟大家分享一下 |  |
| 4 | 00:00:06,873 --> 00:00:10,280 | 我们团队在使用gem5 |  |
| 5 | 00:00:10,281 --> 00:00:12,831 | 对RISC-V的NPU进行详细建模 |  |
| 6 | 00:00:12,831 --> 00:00:16,168 | 和架构探索的一些方法 |  |
| 7 | 00:00:16,559 --> 00:00:20,946 | RISC-V是一个【】的一个仿真模型 |  |
| 8 | 00:00:21,840 --> 00:00:26,420 | 它可以很灵活的去定制仿真的细节程度 |  |
| 9 | 00:00:26,853 --> 00:00:33,465 | 同时提供了很全面的参数化的模型库 |  |
| 10 | 00:00:33,834 --> 00:00:37,075 | 可以很快的进行系统的连续建模 |  |
| 11 | 00:00:37,162 --> 00:00:40,600 | 它是支持包括RISC-V指令集战略的 |  |
| 12 | 00:00:41,059 --> 00:00:43,400 | 很多全面的指令集扩展 |  |
| 13 | 00:00:43,465 --> 00:00:47,325 | 我们再添加了RISC-V的【】级扩展 |  |
| 14 | 00:00:47,325 --> 00:00:50,160 | 和我们自己的定制指令以后 |  |
| 15 | 00:00:50,384 --> 00:00:54,793 | 打造了针对我们自主研发的NPU的一个 |  |
| 16 | 00:00:55,325 --> 00:01:00,353 | 很好的一个仿真平台 |  |
| 17 | 00:01:00,800 --> 00:01:03,150 | 我们的全系统仿真的准确度 |  |
| 18 | 00:01:03,150 --> 00:01:05,025 | 基本能够到百分之九十以上的 |  |
| 19 | 00:01:05,065 --> 00:01:07,245 | 同时【】能够做到 |  |
| 20 | 00:01:07,405 --> 00:01:09,413 | 百分之九十五以上的一个反馈精度 |  |
| 21 | 00:01:09,414 --> 00:01:14,325 | 为软硬件联合开发提供了一个很好的 |  |
| 22 | 00:01:14,325 --> 00:01:17,045 | 一个功能模型和性能分析的一个工具 |  |
| 23 | 00:01:17,445 --> 00:01:18,305 | 以此为基础 |  |
| 24 | 00:01:18,306 --> 00:01:21,085 | 我们可以进行更多的设计空间的一个探索 |  |
| 25 | 00:01:21,356 --> 00:01:25,105 | 同时执行软硬件的联合优化 |  |
| 26 | 00:01:25,300 --> 00:01:28,450 | 对gem5芯片的引进 |  |
| 27 | 00:01:28,700 --> 00:01:30,940 | 提供更全面的参考数据 |  |
| 28 | 00:01:31,475 --> 00:01:34,660 | 其他有更多的细节 |  |
| 29 | 00:01:34,661 --> 00:01:36,388 | 欢迎大家一起线下交流 |  |
| 30 | 00:01:36,388 --> 00:01:37,553 | 谢谢大家 |  |